

Electrónica Digital para Comunicaciones

<i>BT01: Componentes y sistemas digitales para comunicaciones</i>	2.5h
Tema 1: Introducción al diseño digital de sistemas de comunicaciones	1.5h
Tema 2: Arquitectura de FPGAs avanzadas	1h
<i>BT02: Lenguajes de descripción hardware</i>	4.5h
Tema 3: VHDL avanzado	1.5h
Tema 4: VHDL para procesamiento de señal	2h
Tema 5: Verilog para diseñadores de VHDL	1h
<i>BT03: Verificación funcional y formal de circuitos digitales</i>	5h
Tema 6: Capacidades de verificación funcional en circuitos digitales	2h
Tema 7: Métodos de verificación formal para circuitos digitales	2h
Tema 8: Diseño de planes de pruebas	1h