



CONVOCATORIA DE ESTUDIANTES INTERNOS
CURSO 2024/2025

- Fecha límite de presentación: **30 de octubre de 2024**
- Los alumnos interesados deberán entregar una solicitud (descargable [AQUÍ](#) o con el código QR adjunto) en la Secretaría de Departamento junto a su expediente académico (no hace falta que sea el oficial sellado), o por correo electrónico a electronica@us.es con el asunto: "Convocatoria de estudiantes internos curso 2024-2025".



Identificador de la plaza	1
Tutor:	Alfredo Pérez Vega-Leal
Número de alumnos internos:	2
Perfil:	MIERA, o último curso de GIERM o GITT
Descripción de las tareas a realizar:	Ayuda para puesta en marcha de un PLC para asignatura del grado de Industriales.

Identificador de la plaza	2
Tutor:	Carmen Aracil Fernández
Número de alumnos internos:	1
Perfil:	GIERM, GITT, GITI especialidad electrónica. Es conveniente que tenga conocimientos en diseñar placas de circuito impreso, y su fabricación en el laboratorio. Sería también interesante contar con conocimientos básicos en la programación de microprocesadores
Descripción de las tareas a realizar:	Diseño de placas de circuitos impresos. Evaluación del funcionamiento de las placas.

Identificador de la plaza	3
Tutor:	Daniel Gutiérrez Reina
Número de alumnos internos:	2
Perfil:	Últimos cursos de GIERM o GITI
Descripción de las tareas a realizar:	Ayuda en la puesta a punto de vehículos autónomos acuáticos de superficie para monitorización ambiental. Tareas (dependiendo del perfil): búsqueda de información en base de datos, programación en python, testeo de dispositivos, etc.

Identificador de la plaza	4
Tutor:	Mar Elena Pérez
Número de alumnos internos:	1
Perfil:	GIERM, GITT, GITI con conocimiento en Matlab.
Descripción de las tareas a realizar:	Apoyo en el montaje de prácticas de Bioingeniería, sistema de medida y procesamiento de datos biológicos.

Identificador de la plaza	5
Tutor:	Hipólito Guzmán Miranda
Número de alumnos internos:	1
Perfil:	Alumnos de últimos cursos de Grado o Máster de Telecomunicación, Industrial o GIERM/MIERA. Conocimientos de lenguaje VHDL y manejo de software de implementación para FPGAs.
Descripción de las tareas a realizar:	Apoyo a tareas de investigación en diseño y verificación de circuitos digitales confiables para aplicaciones críticas.

Identificador de la plaza	6
Tutor:	Hipólito Guzmán Miranda
Número de alumnos internos:	1
Perfil:	Alumnos de últimos cursos de Grado o Máster de Telecomunicación, Industrial o GIERM/MIERA. Conocimientos de lenguaje VHDL. Deseables conocimientos de python.
Descripción de las tareas a realizar:	Desarrollo de módulos VHDL para sistema de comunicaciones Software Defined Radio basado en FPGA.

Identificador de la plaza	7
Tutor:	Sergio Vázquez Pérez
Número de alumnos internos:	1
Perfil:	MIERA, o último curso de GIERM o GITI intensificación electrónica/automática/eléctrica
Descripción de las tareas a realizar:	Ayuda en la puesta de sistemas de simulación en tiempo real para convertidores de potencia para el diseño de prácticas en asignaturas relacionadas con la temática.